TP N°3 –Registros

|  |  |  |
| --- | --- | --- |
| Registro | Función | Longitud en bits |
| IR | Guarda los 16 bits de instrucción que están en ejecución (recibe la palabra completa (opcode + operando) | 16 |
| PC | Contiene la dirección (de 12 bits) de la siguiente instrucción a ejecutar (avanza o salta según la instrucción de control.) | 12 |
| EIS | Transfiere datos entre la CPU y dispositivos de E/S | 1 |
| MAR | Almacena los 12 bits de dirección de memoria a acceder | 12 |
| MBR | Almacena los 16 bits leídos de o a escribir en la memoria | 16 |
| B | Guarda el segundo número para la operación con la ALU (por ejemplo, el valor que suma o resta el acumulador) | 16 |